

Maxime LETEMPLE

[maxletemple](#) | [in](#) | [maxime.letemple.fr](#) | [mletemple@ipb.fr](#) | [+33 6 24 23 53 29](#)

PROFIL

Étudiant à l'ENSEIRB-MATMECA, une école d'ingénieur en électronique située à Bordeaux. J'y étudie l'électronique analogique et numérique, notamment les systèmes embarqués et le traitement du signal. Je suis à la recherche de mon premier emploi dans l'électronique numérique.

PROJETS

Jeu-vidéo sur FPGA

J'ai développé un jeu similaire à Pokémon sur une carte FPGA en utilisant Vivado. J'ai approfondi mes connaissances en VHDL, et sur l'utilisation des entrées sorties de la carte.

Compétences: FPGA - VHDL - C

Implémentation d'un processeur RISC-V sur FPGA

J'ai implémenté avec une équipe de 5 autres étudiants un processeur RV32I sur une carte de développement Nexys A7, le tout en VHDL.

Compétences: FPGA - VHDL - C++

EXPÉRIENCE PROFESSIONNELLE

Stage de 3 mois à l'université de Liège

Jun 2023 - Août 2023

Portage d'un ensemble d'outils de mesures réseau (Scamper) sur un unikernel (Unikraft). La quantité de mémoire utilisée a été divisée par 1000 et ce stage a abouti à un papier scientifique. Compétences avancées obtenues en réseau, et en systèmes d'exploitation.

Stage CNRS de 6 mois au à l'IRCICA, Lille

Février 2024 - Août 2024

Modification d'un processeur RISC-V multicœurs développé par l'Université de Cambridge pour l'étude de la contention mémoire. Ajout d'un jeu d'instructions et étude de son impact sur les systèmes d'exploitation tels que Linux

COMPÉTENCES

Hard skills: Électronique générale, Traitement du signal, Automatique, Électronique numérique, Réseau, Systèmes d'exploitation
Langages informatiques: C, C++, Python, Matlab script, assembleur (RISCV et x86)
Langues: Anglais: niveau C1 (score IELTS: 7.5/9)
Français: Natif
Allemand: B1

FORMATION

2021 - 2024 Diplôme prévu à l'Enseirb-Matmeca, Bordeaux

2019 - 2021 CPGE en PCSI puis en PC* Lycée Faidherbe, Lille

2019 Baccalauréat filière S, option mathématiques - mention bien (15.44/20)